



DADES DEL LLOC DE TREBALL	
LLOC DE TREBALL:	TÈCNIC/A DE GRAU MITJÀ DE SUPORT A LA RECERCA
UNITAT:	Enginyeria Electrònica
PROJECTE:	"DEPURGAN (Disseny d'una Font de Potència d'alta Corrent per aplicacions d'Electro-Coagulació de Purins)"
CODI:	150-710-070
TERMINI PRESENTACIÓ DE SOL·LICITUDS:	29 de febrer de 2016.

CONDICIONS LABORALS			
GRUP:	2	JORNADA:	20 h./set.
TIPUS DE CONTRACTE	Obra i Servei	DURADA PREVISTA:	Fins: 28/02/2017
SOU APROXIMAT PER LA JORNADA COMPLETA:	26.999,56euros bruts/anual		

CARACTERÍSTIQUES DEL LLOC DE TREBALL	
REQUISITS:	Titulació universitària de cicle curt o equivalent en Enginyeria Tècnica Electrònica o de Telecomunicacions.
MISSIÓ:	Dissenyar, simular i Implementar una Font de Potència d'alta Corrent.
FUNCIONS I TASQUES:	<p>Les funcions principals seran:</p> <ul style="list-style-type: none">- Estudiar i seleccionar la tipologia més adient.- Modelar i simular la tipologia de font d'alta corrent seleccionada.- Dissenyar el hardware de la font de potència.- Desenvolupar i programar els algorismes de control necessaris.- Desenvolupar tasques de manteniment dels equips de laboratori associats al projecte.- Mantenir i administrar els llocs de treball.- Coordinar i gestionar els becaris de suport al projecte.- Cooperar en l'elaboració de documentació tècnica i lliurables del projecte.
FORMACIÓ:	<p>Coneixements en:</p> <ul style="list-style-type: none">- Topologies DC-AC i DC-DC, multinivell i ressonants d'alta corrent.- Simulació de convertidors electrònics de potència.- Disseny electrònic (SCH, PCB) en Protel o Altium.- Disseny i implementació de fonts commutades de potència i PFCs.- Equip de prototipatge ràpid i dSpace.- Desenvolupament i programació de controls de convertidors de potència.



	<ul style="list-style-type: none">- Disseny amb tecnologies i dispositius de carbur de silici (SiC).- Instrumental avançat de laboratori, testeig i assajos EMI.- Català, castellà i anglès parlats, llegits i escrits. <p><i>Es valorarà:</i></p> <ul style="list-style-type: none">- Coneixements de més d'una llengua estrangera.
EXPERIÈNCIA:	<p>Experiència en:</p> <ul style="list-style-type: none">- El desenvolupament de projectes de disseny i implementació de convertidors d'alta freqüència, fonts commutades de potència i PFCs.- La participació en projectes privats o europeus en activitats de disseny electrònic i proves de laboratori.- Les operacions de testeig i validació de prototipus en laboratori (Funcionals i EMI)- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

DADES DEL TRIBUNAL	
MEMBRES DEL TRIBUNAL:	Unitat: Vicenç Sala Caselles Suplent: Juan Antonio Ortega Redondo UASLR: Lourdes Moreno de Francisco Comitè: Pendent de confirmació
DATA CONSTITUCIÓ :	2 de març de 2016 a les 09.30 hores
LLOC DEL TRIBUNAL:	Sala de reunions del CTT, planta soterrani 1, Edifici Vèrtex
PROVES I/O ENTREVISTES:	En cas que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 7 de març de 2016. La comunicació dels candidats pre-seleccionats, el lloc i l'hora de realització es comunicaran mitjançant aquesta mateixa web.